

(11)Publication number :

03-220803

(43)Date of publication of application: 30.09.1991

(51)Int.CI.

H01Q 3/26

(21)Application number: 02-016916

(71)Applicant : NEC CORP

(22)Date of filing:

25.01.1990

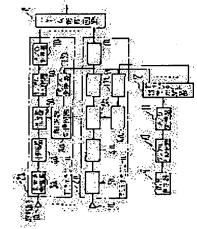
(72)Inventor: TANAKA AKIO

(54) LOCAL SIGNAL FEEDING CIRCUIT FOR ARRAY ANTENNA

(57)Abstract:

PURPOSE: To simplify the circuit and to reduce the cost by digitizing an output of a signal generator generating a local signal, distributing the signal to each antenna module, using the antenna module receiving the distributed signal to convert the signal into a high frequency signal being the local frequency signal and supplying the resulting signal to mixers.

CONSTITUTION: Lot of crystal oscillators of 100MHz band with excellent frequency stability are used for a signal generator 9. The signal is distributed by a digital signal distributer 12 to antenna modules 2a-2n. The signal is converted into an analog signal by D/A converters 13a-13n and converted into a required high frequency signal as local signals at frequency conversion circuits 14a-14n and fed to mixers 5a-5n. Thus, the transmission of the local signal at a high frequency is eliminated and the power amplifier with a high output and a power distributer with a high dielectric strength are not required and a coaxial connector and a waveguide of



large size requiring the dimension accuracy are not required, then the use of an inexpensive and small sized connector is attained.

LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's

decision of rejection]
[Date of extinction of right]

Copyright (C); 1998,2000 Japan Patent Office



19 日本国特許庁(JP)

平3-220803 ⑫ 公 開 特 許 公 報 (A)

⑤Int. Cl. 5 H 01 Q 3/26 識別記号

庁内整理番号

④公開 平成3年(1991)9月30日

Z 7741-5 J

> 審査請求 未請求 請求項の数 2 (全5頁)

会発明の名称

アレイアンテナの局部信号給電回路

20特 願 平2-16916

願 平2(1990)1月25日 22)出

⑫発 明 田中 昭 夫 東京都港区芝5丁目33番1号 日本電気株式会社内

勿出 顋 日本電気株式会社 東京都港区芝5丁目7番1号

個代 理 弁理士 内 原

発明の名称

アレイアンテナの局部信号給電回路

特許請求の範囲

1. 複数の放射素子と、前記放射素子のそれぞ れに接続され送信または受信もしくは送受信を行 うアンテナモジュールと、受信信号の中間周波数 へ変換または送信信号の発生を行うための局部信 号を発生する信号発生器と、前記アンテナモジュ ールからの受信信号を合成するビーム形成回路と を有するアレイアンテナの局部信号給電回路にお いて、前記信号発生器の出力をディジタル信号に 変換するためのサンアルホールド回路およびA/ D変換器と、前記A/D変換器によるディジタル 信号を前記アンテナモジュール分配するディジタ ル信号分配器と、前記アンテナモジュールに内蔵 し前記ディジタル信号をアナログ信号に変換する 複数のD/A変換器と、前記アンテナモジュール に内蔵し前記D/A変換器で変換されたアナログ 信号を所要の局部信号周波数に変換するための周 波数変換回路とを備えて成ることを特徴とするア レイアンテナの局部信号給電回路。

2. 前記アンテナモジュールと前記ビーム形成 回路ならびに前記ディジタル信号分配器間の信号 のイシタフェースをすべて光信号で行なうことを 特徴とする請求項1記載のアレイアンテナの局部 信号拾電回路。

発明の詳細な説明

〔産業上の利用分野〕

本発明はアレイアンテナの局部信号給電回路に 関し、特にアクティブフェーズドアレイアンテナ の局部信号を給電する場合に、局部信号を低い周 波数でディジタル伝送するアレイアンテナの局部 信号給電回路に関する。

〔従来の技術〕

従来、この種のアレイアンテナの局部信号給電 回路は、第3図に例を示すように、周波数安定度 の優れた100MHz 帯の水晶発き原振とする 信号発生器9と、その出力を所要の高周波の周波 数へ変換する逓倍器等を備えた周波数変換回路1 4と、その信号をアンテナモジュールの混合器 の局部信号として必要なりにで上げるための電力増幅器24と、その高周波信号をアンテナビのかけるにある で、その高間波信号をアンテナで構成したものが一般的に利用されている。

路6 a~6 nの出力をディジタル化する A / D 変換器 7 a~ 7 n を備え、出力はビーム形成回路 8 で所望の指向特性の受信ビームに形成される。 〔発明が解決しようとする課題〕

ルホールド回路 6

上述しただ来のアレイアンテナの局部信号給電のアレイアンテナの局部信号を利用する局部信号の電力を引起してアンテナモジュールへ伝送が大きいので、所要の一定レベルの信号をアンテナモジュールに供給可能な高出力かつ出力レベルの安定性がより増幅器を必要とするという欠点がある。

さらに、アンテナモジュールのインターフェースが高周波信号を対象とするため、アンテナモジュールの入力端子としては同軸のコネクターや導波管等を必要とし、特にプラグイン構造のアンテナモジュールでは厳しい寸法精度を必要としたり、入力端子が大型化、高価になるという欠点がある。

〔課題を解決するための手段〕

本発明の回路は、複数の放射素子と、前記放射 素子のそれぞれに接続され送信または受信もしく は送受信を行うアンテナモジュールと、受信信号 の中間周波数へ変換または送信信号の発生を行う ための局部信号を発生する信号発生器と、前記ア ンテナモジュールからの受信信号を合成するビー ム形成回路とを有するアレイアンテナの局部信号 給電回路において、前記信号発生器の出力をディ ジタル信号に変換するためのサンプルホールド回 路およびA/D変換器と、前記A/D変換器によ るディジタル信号を前記アンテナモジュール分配 するディジタル信号分配器と、前記アンテナモジ ュールに内蔵し前記ディジタル信号をアナログ信 号に変換する複数のD/A変換器と、前記アンテ ナモジュールに内蔵し前記D/A変換器で変換さ れたアナログ信号を所要の局部信号周波数に変換 するための周波数変換回路とを備えて構成され る.

また、本発明の回路は、前記アンテナモジュー

ルと前記ビーム形成回路ならびに前記ディジタル 信号分配期間の信号のインターフェースをすべて 光信号で行なう構成を有する。

「実施例]

次に、図面を参照して本発明を説明する。 第1図は本発明のアレイアンテナの局部信号給電 回路の第1の実施例の構成図である。第1図に示 す実施例は、受信の場合を例とし、第3図の場合 と同じ信号発生器9と、信号発生器9の出力をデ ィジタル化するサンプルホールド回路10および A/D変換器11と、A/D変換器11の出力を 各アンテナモジュール2a~2nに分配するディ ジタル信号分配器12と、アンテナモジュール2 a~2nのそれぞれ内蔵されディジタル信号分配 器12のディジタル出力をアナログ化するD/A 変換器13a~13nと、D/A変換器13a~ 13 nのアナログ出力を所要の局部信号周波数に 変換する周波数変換回路14a~14nと、第3 図と同じ高周波数増幅器3a~3n、移動器4a ~4 n、混合器5 a~5 n、サンプルホールド回

路ちa~6n、A/D変換器フザー7nを有する n個のアンテナモジュール2a~2nと、放射素子1a~1nと、ビーム形成回路8を備えて成る。

次に、第1図の第1の実施例の動作について説明する。

本実施例の基本的特徴は、従来は第3図に示す如く、所要の高周波の局部信号周波数まで上げたのに 波数を各アンテナモジュールに分配していたのに 対して、いったん、信号発生器9の出力をディンタル化して各アンテナモジュールに分配し号の り、分配されたアンテナモジュールで局部信号に 波数としての高周波数に変換して供給する。 あり、その具体的内容は次のとおりである。

複数の放射素子1 a~1 n と複数アンテナモジュール2 a~2 n はアレイアンテナを構成して、放射素子1 a~1 n で受信された信号はアンテナモジュール2 a~2 n の中で高周波増幅器3 a~3 n で低雑音増幅され、移相器4 a~4 n で位相が制御される。その後混合器 5 a~5 n で周波数

アレイアンテナを構成する放射素子1 a~1 n とアンテナモジュール2 a~2 nとを組合とた力をでは第1 図に記入されていな電源電圧と移相器の位相を制御する制御信号とディジタル回路を動かすクロックと、第1 図に示したディジタル信号としての高周波信号を接続する必要がなくなる。

第2図は本発明のアレイアンテナの局部信号給

局部信号の給電回路は、信号発生器9とサンプルホールド回路10とA/D変換器11とディジタル信号分配器12とアンテナモジュール2a~2nの中のD/A変換器13a~13nと周波数変換回路14a~14nとから構成されている。

信号発生器9は、周波数安定度の優れた100MHz帯の水晶発振器が多く用いられる。この信号は、サンプルホールド回路10とA-/D変換器11によりディジタル信号に変換され、ディジタル信号分配器12により各アンテナモジュール2a~2nに分配される。

アンテオモジュール 2 a ~ 2 n の内部に配設された D / A 変換器 1 3 a ~ 1 3 n によりアナログ信号に変換された後、周波数変換回路 1 4 a ~

電回路の第2の実施例の構造図である。第2図に示す第2の実施例は送受信を行なう場合を例とし、かつアンテナモジュールとビーム形成回路ならびにディジタル信号分配器間の信号の授受はすべて光信号でインターフェースをとることをその特徴としている。

上述したアンテナモジュール15a~15nの

他に、局部信号を発生する信义生器9と、サンフルホールド回路10と、A/D変換器11と、ディジタル信号分配器12とE/0変換器19a~19nとを備え、さらに光で伝送された受信信号を光から電気に変換する〇/E変換器18a~18nとそれらをディジタル信号のまま合成するビーム形成回路8aで構成されている。

この第2の実施例における局部信号の供給回路は、ディジタル信号分配器12の各分配出力を光に変換して各アンテナモジュールに伝送し、各アンテナモジュール内で光から電気に変換することを除いては第1の実施例と同じである。

この第2の実施例では、本図に記入されていない電源電圧を除いてアンテナモジュールのインターフェースをすべて光信号で行なっておりアナログ信号のインターフェースを無くしている。

送信については、E/O変換器19a~19mによって光信号に変換されたディジタル信号分配器12の出力を、各アンテナモジュールの〇/E変換器20a~20mで電気信号に変換したあと

図面の簡単な説明

第1回は本発明のアレイアンテナの局部信号拾電回路の第1の実施例の構成図、第2回は本発明のアレイアンテナの局部信号拾電回路の第2の実施例を構成図、第3回は従来のアレイアンテナの局部信号拾電回路の構成図である。

1 a~1 n … 放射素子、2 a~2 n 、 (2 a) ~ (2 n) … アンテナモジュール、3 a~3 n … 高周波増幅器、4 a~4 n … 移相器、5 a~5 n D/A変換器1 ~ ~ 13 nでアナログ化し、通 倍器26a~26nで所要の送信周波数に通倍し たあと変調器21aで送信信号に変調し、所望の 指向性形成のための移相量を移相器で付与して電 力増幅器23a~23nで電力増福して送受切替 器16aを介して放射素子1aに供給することに より行なわれる。

通倍器26.a~26mはまた、受信状態に必要な高周波の局部信号を混合器5a~5mに供給する

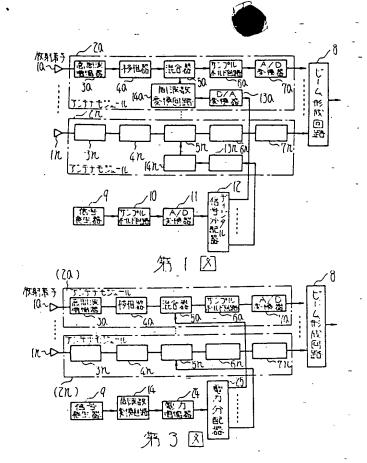
こうして、送受信いずれの動作においても局部信号の高周波の伝送を排除し、かつアンテナモジュールとビーム形成回路8aならびにディジタル信号分配器12間の信号投受を光信号によるインタフェースで行なうことができる。

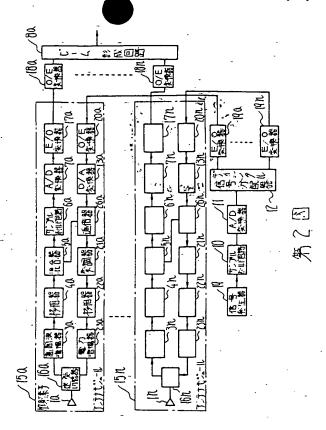
〔発明の効果〕

以上説明したように本発明は、低い周波数帯で発生した信号をディジタル信号に変換して伝送し、アンタナモジュールでディジタル信号をアナログ信号に変換し、しかる役に周波数逓倍した

… 混号器、6 a ~ 6 b … サンアホールド回路、7 a ~ 7 n … A / D 変換器、8 . 8 a … ビーム形成回路、9 …信号発生器、10 … サンプルホールド回路、11 m A / D 変換器、12 … ディジタル信号分配器、13 a ~ 13 n … D / A 変換器、14 . 14 a ~ 14 n … 周波数変換回路、15 a ~ 15 n … アンテナモジュール、16 a … 送受切替器、17 a … E / O 変換器、18 a ~ 18 n … O / E 変換器、20 a … 受信機、19 a ~ 19 n O / E 変換器、20 a … で/ E 変換器、21 a … 変調器、22 a … 移相器、23 a … 電力増幅器、25 … 進倍器。

代理人 弁理士 内 原 智





This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

☐ BLACK BORDERS
☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
☐ FADED TEXT OR DRAWING
BLURRED OR ILLEGIBLE TEXT OR DRAWING
☐ SKEWED/SLANTED IMAGES
☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS
☐ GRAY SCALE DOCUMENTS
☐ LINES OR MARKS ON ORIGINAL DOCUMENT
☐ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY
Потигр.

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.